

**Die Deutsche Kreditwirtschaft - Zulassungsverfahren  
 Zulassung von Chipkartenprozessoren für den Einsatz auf Chipkarten der Deutschen Kreditwirtschaft  
 Produktion der Halbleiter bis 31. Dezember 2023**

Stand: 01.08.2022

SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0507	31.05.2022 (Erstzulassung)	SECCOS ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0508	13.06.2022 (Erstzulassung)	Debit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), Maestro (mit girocard-Unterstützung), ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0509	13.06.2022 (Erstzulassung)	Debit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), girocard-Visa EMV, ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0510	13.06.2022 (Erstzulassung)	Credit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: girocard-Visa EMV, ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (Credit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0511	02.06.2022 (Erstzulassung)	Credit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: Mastercard credit, ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (Credit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0522	14.06.2022 (Erstzulassung)	Debit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), Debit Mastercard product, ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0529	21.07.2022 (Erstzulassung)	Debit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), Maestro (mit Unterstützung von girocard EMV), ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)
SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0530	21.07.2022 (Erstzulassung)	Debit ICC (dual interface, mit aussch. kontaktbehafeteten Anwendungen) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), girocard EMV-Anwendung (Cirrus), ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)

**Die Deutsche Kreditwirtschaft - Zulassungsverfahren  
Zulassung von Chipkartenprozessoren für den Einsatz auf Chipkarten der Deutschen Kreditwirtschaft  
Produktion der Halbleiter bis 31. Dezember 2023**

Stand: 01.08.2022

SLC36PDL352 Rev S11	Infineon	DK7.2I1 R1.1	IDEMIA	'100' / '64'	ICC-0531	21.07.2022 (Erstzulassung)	Debit ICC (dual interface) (Einsatz der Flash-Technologie) Gesamtversion: DK7.2I1, Version R1.1, FWI=7 Betriebssystem: SECCOS 7.1, Version 1.1, Kennung 57.11 Fkt: elektronische Geldbörse (kontogebunden), Maestro (mit Unterstützung von girocard EMV), ZA: Fahrschein, Marktplatz, QS: TAN-Anwendung (debit)
------------------------	----------	--------------	--------	-----------------	----------	-------------------------------	--